

HỆ THỐNG ĐIỀU KHIỂN ĐỘNG CƠ 2AZ-FE > HỆ THỐNG SFI > P0604 Lỗi bộ nhớ Ram điều khiển bên trong / P0606 ECM / bộ vi xử lý PCM / P0607 Tính năng modul điều khiển / P0657 Mạch điện áp nguồn bộ chấp hành / Hở

MÔ TẢ

ECM liên tục theo dõi trạng thái bộ nhớ bên trong của nó, các mạch bên trong và các tín hiệu phát ra được gửi đến bộ chấp hành bướm ga. Thao tác tự kiểm tra này đảm bảo rằng ECM hoạt động tốt. Nếu có bất kỳ trục trặc nào được phát hiện, ECM sẽ thiết lập DTC tương ứng và bật sáng đèn MIL.

Trạng thái bộ nhớ của ECM được chẩn đoán bằng cách theo dõi nội bộ của CPU chính và CPU phụ để phát hiện lỗi của bộ nhớ truy cập ngẫu nhiên (RAM). Hai CPU này cũng tiến hành theo dõi nhau liên tục. ECM sẽ thiết lập mã DTC nếu: 1) tín hiệu phát ra từ 2 CPU khác nhau hay khác so với tiêu chuẩn, 2) các tín hiệu gửi đến bộ chấp hành bướm ga khác với với tiêu chuẩn, 3) hư hỏng được phát hiện thấy trong điện áp cấp cho bộ chấp hành bướm ga, và 4) có bất kỳ hư hỏng nào khác tìm thấy trong ECM.

| Số mã DTC | Điều kiện phát hiện DTC | Khu vực nghi ngờ |
|----------------------------------|--|------------------|
| P0604 P0606 P0607 P0657 | Lỗi bên trong ECM (thuật toán phát hiện 1 hành trình) | ECM |